



Benutzerhandbuch

ABC-CPU Systeme

Profibus Parametrierung unter STEP7

32/2016

© Copyright 2015-2016 by ABC IT, Ahrens & Birner Company GmbH

Virchowstraße 19/19a

D-90409 Nürnberg

Fon +49 911-394 800-0

Fax +49 911-394 800-99

<mailto:mail@abcit.eu>

<http://www.abcit.eu/>

ABC IT ist ein eingetragenes Warenzeichen der ABC IT GmbH
Simatic ist ein eingetragenes Warenzeichen der Siemens AG
STEP ist ein eingetragenes Warenzeichen der Siemens AG
PROFIBUS ist ein eingetragenes Warenzeichen der PROFIBUS-Nutzerorganisation e. V.

Inhalt

1. Einleitung.....	4
1.1 Funktionsumfang	4
2. Konfiguration	5
2.1 STEP7	5
2.1.1 HW-Konfig	5

1. Einleitung

1.1 Funktionsumfang

Die Profibus Konfiguration erfolgt unter STEP7 über die HW-Konfig des Simatic Managers.

The screenshot shows the 'HW Config' window in STEP 7, titled 'Profibus-Master (Step 7) (Konfiguration) -- Samples'. The window displays a hardware configuration for a Profibus-DP-Mastersystem. On the left, a rack (UR2) is shown with slots 1 through 9. Slot 1 contains a PS 407 10A power supply. Slot 3 contains a CPU 416-2 DP. Slot 4 contains an MPI/DP module. Slot 5 contains a CP 443-1 ETH1 module. Slot 6 contains a CP 443-1 ETH1 module. Slot 7 contains a CP 443-1 ETH1 module. Slot 8 contains a CP 443-1 ETH1 module. Slot 9 contains a CP 443-1 ETH1 module. On the right, a Profibus-DP-Mastersystem (3) is shown, connected to a CP 443-1 ETH1 module (6) IM155-6. Below the rack, a table lists the hardware components and their addresses.

Steckplatz	Baugruppe	Bestellnummer	E-Adresse	A-Adresse	D...	Kommentar
1	DI8 x 24VDC ST V1.1	6ES7 131-6BF00-0BA0	620.0...620.7			
2	DI8 x 24VDC ST V1.1	6ES7 131-6BF00-0BA0	621.0...621.7			
3	DI8 x 24VDC ST V1.1	6ES7 131-6BF00-0BA0	622.0...622.7			
4	DI8 x 24VDC ST V1.1	6ES7 131-6BF00-0BA0	623.0...623.7			
5	DQ8 x 24VDC/0.5A ST V1.1	6ES7 132-6BF00-0BA0	620.0...620.7			
6	DQ8 x 24VDC/0.5A ST V1.1	6ES7 132-6BF00-0BA0	621.0...621.7			
7	Server module	6ES7 193-6FA00-0AA0			16372	
8						
9						

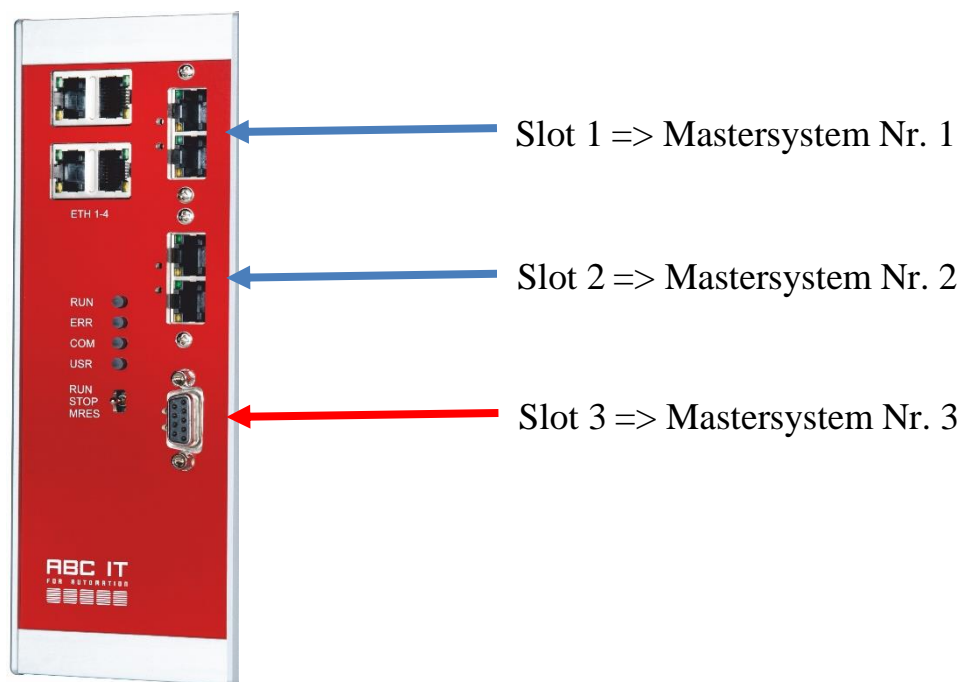
Drücken Sie F1, um Hilfe zu erhalten.

2. Konfiguration

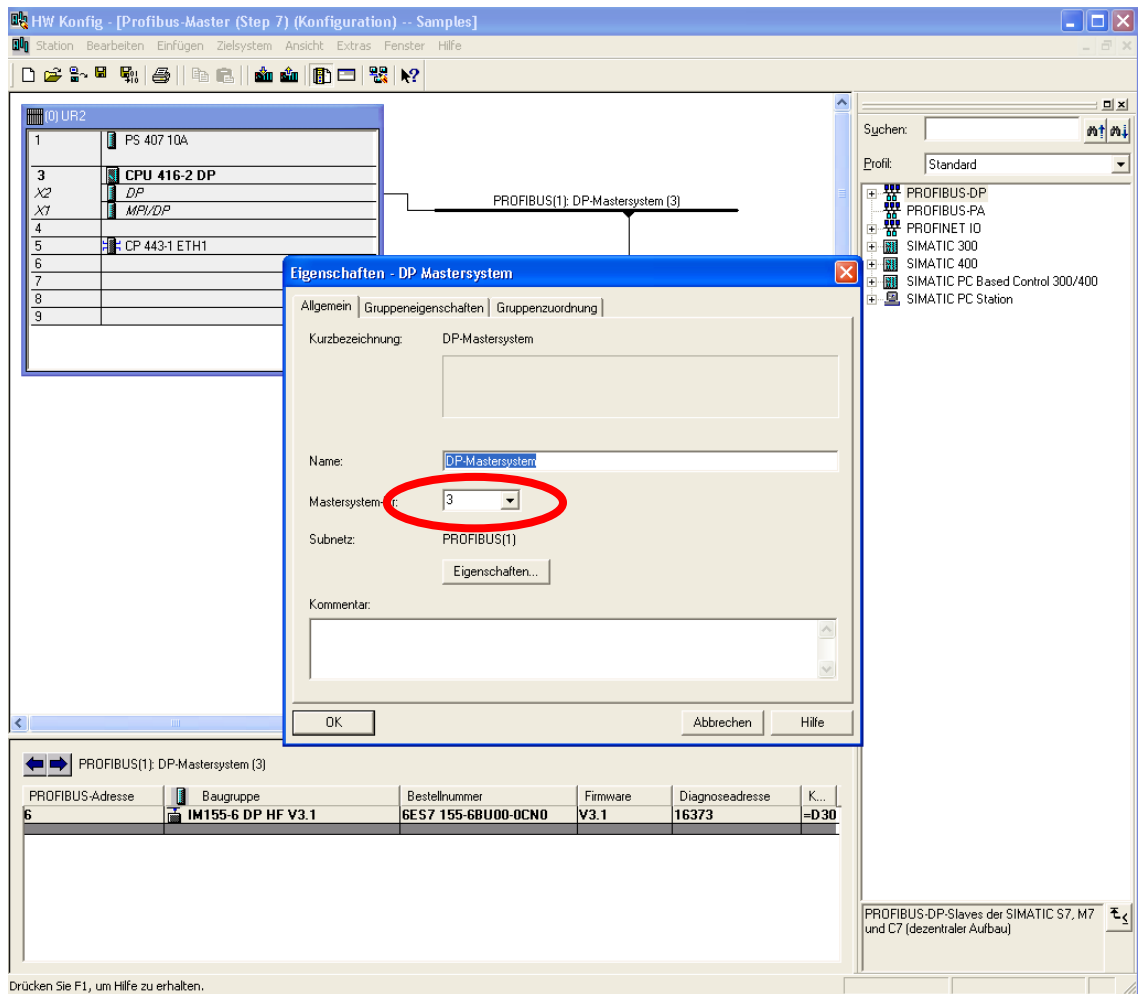
2.1 STEP7

2.1.1 HW-Konfig

Erstellen Sie ein Mastersystem mit der Nr. entsprechend Ihrer Hardware:



In diesem Fall ist die X-CPU-Hardware mit drei Master-Modulen bestückt. Slot 3 wird konfiguriert, die Mastersystem-Nr. 3 wird vergeben.



Konfigurieren Sie den Profibus an der CPU 416-2 DP Schnittstelle X2 wie es die STEP7 Umgebung vorgibt. Sie können aber auch jede andere DP-Schnittstelle oder ext. Profibus-DP Controller (z.B. 6GK7 443 - 5DX05 - 0XE0 / V7.0) verwenden.

Übertragen Sie die Hardwarekonfiguration in die X-CPU.

HW Config - [Profibus-Master (Step 7) (Konfiguration) -- Samples]

Station Bearbeiten Einfügen Zielsystem Ansicht Extras Fenster Hilfe

[0] UR2

1	PS 407 10A
3	CPU 416-2 DP
X2	DP
X7	MP/DP
4	
5	CP 443-1 ETH1
6	
7	
8	
9	

PROFIBUS(1): DP-Mastersystem (3)

[6] IM155-6

(6) IM155-6 DP HF V3.1

Steckplatz	Baugruppe	Bestellnummer	E-Adresse	A-Adresse	D...	Kommentar
1	D18 x 24VDC ST V1.1	6ES7 131-6BF00-0BA0	620.0...620.7			
2	D18 x 24VDC ST V1.1	6ES7 131-6BF00-0BA0	621.0...621.7			
3	D18 x 24VDC ST V1.1	6ES7 131-6BF00-0BA0	622.0...622.7			
4	D18 x 24VDC ST V1.1	6ES7 131-6BF00-0BA0	623.0...623.7			
5	DQ8 x 24VDC/0.5A ST V1.1	6ES7 132-6BF00-0BA0		620.0...620.7		
6	DQ8 x 24VDC/0.5A ST V1.1	6ES7 132-6BF00-0BA0		621.0...621.7		
7	Server module	6ES7 193-6PA00-0AA0			16372	
8						
9						

Suchen: []

Profil: Standard

- PROFIBUS-DP
- PROFIBUS-PA
- PROFINET IO
- SIMATIC 300
- SIMATIC 400
- SIMATIC PC Based Control 300/400
- SIMATIC PC Station

PROFIBUS-DP-Slaves der SIMATIC S7, M7 und C7 (dezentraler Aufbau)

Drücken Sie F1, um Hilfe zu erhalten.

Die Größe des Prozessabbildes kann auf max. 5760 für die Ein-/Ausgänge eingetragen werden.

Eigenschaften - CPU 416-2 DP - (R0/S3)

Alarme	Uhrzeitalarme	Weckalarme	Diagnose / Uhr	Schutz
Allgemein	Anlauf	Zyklus / Taktmerker	Remanenz	Speicher

Zyklus

☒ OB1-Prozeßabbild zyklisch aktualisieren

Zyklusüberwachungszeit [ms]:

Mindestzykluszeit [ms]:

Zyklusbelastung durch Kommunikation [%]:

☐ Priorisierte BuB-Kommunikation

Größe des Prozeßabbilds der Eingänge:

Größe des Prozeßabbilds der Ausgänge:

OB85-Aufruf bei Peripheriezugriffsfehler:

Taktmerker

☐ Taktmerker

Merkerbyte:

OK Abbrechen Hilfe